

# Synthese Eingebetteter Systeme

Wintersemester 2012/13

## 0 – Organisatorisches

Michael Engel  
Informatik 12  
TU Dortmund

2012/10/17

# Inhalt

---

- High-Level-Synthese eingebetteter Systeme
  - Modellierung auf Verhaltens- und Transaktionsebene
  - Systemsynthese: SystemC
  - Überblick: „Traditionelle“ Hardwarebeschreibungssprachen: VHDL
- FPGAs
  - Architektur und Funktionsweise
  - Synthese für FPGAs
- Synthese von HW/SW-Systemen für MPSoCs
  - ArchC: Architekturbeschreibungen
  - MPSoC-Systemmodellierung mit DOL

# Organisation (1)

---

- 4 SWS: 3 SWS Vorlesung, 1 SWS Übung, 6 ECTS-Punkte
- 1 Stunde Übung pro Woche ist sinnfrei...
  - Deshalb: 14-tägig 2 Stunden Übung
  - Entsprechend 4 oder 2 Stunden Vorlesung pro Woche
  - Übungszettel jeweils alle 14 Tage **online**
- Termine:
  - Montags 14:15–15:45h (OH16 205)
  - Mittwochs 16:15–17:45h (OH14 E02)
- Optional:
  - Rechner/FPGA-Übungstermine nach Vereinbarung
  - CI-Lab OH16 U09

# Organisation (2)

---

- Übungsanmeldung über ASSESS:  
**<http://ess.cs.tu-dortmund.de/ASSESS/>**
- Übungsabgabe ebenfalls über ASSESS
  - Zulassung zur Prüfung/Schein: 50% der Punkte
- Diskussionsforum
  - INPUD – ich lese mit! 😊
- Prüfung
  - Mündliche Prüfung, Termin nach Vereinbarung
- Folien, Übungen, sonstige Unterlagen und Software:  
**<http://ls12-www.cs.tu-dortmund.de/daes/de/lehre/>**